

Команды утилиты make

Приложение собирается при помощи GNU-утилиты **make**, которая использует конфигурационный файл с именем **makefile**.

Для утилиты **make** доступны следующие команды:

Если конфигурационный файл имеет имя по умолчанию (makefile):

```
make
```

Если конфигурационный файл имеет имя, отличное от имени по умолчанию:

```
make -f confname  
make clean
```

или

```
make -f confname clean  
make template
```

или

```
make -f confname template
```

Важно!

Если в сгенерированные при создании шаблона проекта файлы **Startup.S** и **rom.ld** были внесены изменения, они будут потеряны при повторном создании шаблона!

```
make clean  
make all
```

или

```
make -f confname clean  
make -f confname all
```

Пересборка может требоваться при изменении уровня оптимизации и при добавлении новых файлов (см. следующий раздел).

Важно!

Если в системе одновременно с GCC установлены другие компиляторы, использующие собственные утилиты make (например, Borland C), при вызове make следует указывать полный путь, поскольку пути к другим утилитам make могут быть прописаны в переменной среды PATH. Можно придумать и иные способы дифференциации.